

Программатор микроконтроллеров семейства x51 фирмы Atmel

Существует достаточно большое количество программаторов для микроконтроллеров семейства x51 фирмы Atmel. Однако все они имеют ряд недостатков. Большинство программаторов предназначено для работы через LPT (параллельный) порт компьютера. Такое подключение имеет свои отрицательные черты: низкая нагрузочная способность порта, его высокая чувствительность к статическому электричеству, что не позволяет производить подключение/отключение программатора при включенном персональном компьютере (ПК).

Программатор и компьютер оказываются гальванически связанными, что требует повышенной осторожности при работе с программатором. Неудобством также является то, что к LPT порту подключается принтер и другие устройства, и поэтому перед началом программирования микроконтроллера приходится производить переключение устройств. Кроме того, большинство описанных программаторов реализуют только ограниченный набор функций.

В настоящей статье вниманию читателей предлагается описание варианта программатора, который подключается к ПК через свободный интерфейс RS-232C и имеет с ним гальваническую развязку, что позволяет подключать и отключать его при работающем компьютере.

Алгоритм программирования микроконтроллеров семейства x51

Алгоритм программирования микроконтроллеров (МК) семейства x51 описан в литературе [1—7]. Семейство x51 можно подразделить на два класса. Первый класс — МК типа AT89C1051/2051/4051 — выпускается в корпусе PDIP-20, второй класс — МК типа AT89C51/52/53/55/8252 — в корпусе PDIP-40. Алгоритмы программирования обоих классов МК достаточно близки, но отличаются тем, что для МК, относящихся к первому классу, ввиду ограниченного числа выводов микроконтроллеров, отсутствуют физические линии адресов, и адреса ячеек памяти переключаются путем подачи импульсов переключения адреса. Для МК второго класса адреса ячеек памяти задаются параллельным кодом на соответствующих выводах. Кроме того, микроконтроллеры каждого из классов имеют разные объемы памяти (табл. 1).

Для облегчения понимания принципиальной схемы программатора мы коротко рассмотрим оба алгоритма программирования и приведем временные диаграммы.

Как отмечалось выше, МК AT89C1051/2051/4051 имеют встроенный счетчик адресов, который сбрасывается в нулевое состояние при сбросе микроконтроллера по входу RST и наращивает адрес при подаче положительного импульса на вывод XLAT1. Микроконтроллеры AT89C51/52/53/55/8252 не имеют встроенного счетчика адресов, и адреса устанавливаются сигналами параллельного кода на соответствующих адресных линиях.

При программировании возможно выполнение шести команд для МК AT89C1051/2051/4051 и семи команд для МК AT89C51/52/53/55/8252 (добавляется команда записи третьего бита защиты). Выполняемая команда определяется кодом на четырех функциональных линиях F0...F3. В табл. 2 приведен перечень возможных команд.

Таблица 1. Объем Flash-памяти микроконтроллеров семейства x51 фирмы Atmel

PDIP20			PDIP40				
AT89C1051	AT89C2051	AT89C4051	AT89C51	AT89C52	AT89C53	AT89C55	AT89C8252
1К	2К	4К	4К	8К	12К	20К	8К

В отношении содержания таблицы необходимо сделать следующие пояснения:

1. символ "Т" означает "отрицательный импульс" (+5 В => 0 => +5 В);
2. символ "Н" означает высокий уровень или лог. 1 (+5 В);
3. символ "L" означает низкий уровень или лог. 0 (0 В);
4. команда очистки памяти требует длительности импульса программирования PROG/ более 10 мс;
5. некоторые микроконтроллеры AT89C51/52/53/55/8252 могут иметь напряжение программирования 5 В, о чем свидетельствует индекс "–5" в конце обозначения типа и соответствующий байт сигнатуры (см. [8]);
6. при программировании микроконтроллеров AT89C51/52/53/55/8252 на выв. RST должен быть подан уровень Н, а на выв. PSEN/ — уровень L;
7. чтение сигнатуры МК AT89C1051/2051/4051 предполагает последовательное чтение байтов с адресами 0x00, 0x01, 0x02. Адрес 0x00 всегда содержит код 0x1E — код производителя Atmel. Адрес 0x01 содержит код микроконтроллера 0x11 (AT89C1051), 0x21 (AT89C2051), 0x41 (AT89C4051). Адрес 0x02 содержит код 0x00;
8. чтение сигнатуры МК AT89C51/52/53/55/8252 предполагает последовательное чтение байтов с адресами 0x30, 0x31, 0x32. Адрес 0x30 всегда содержит код 0x1E —

Таблица 2. Команды программирования микроконтроллеров семейства x51

№№	Функция	PROG/	Vpp	F0	F1	F2	F3
	AT89C1051/2051/4051 Наименование вывода, номер вывода	P3.2, 06	RST, 01	P3.3, 07	P3.4, 08	P3.5, 09	P3.7, 11
	AT89C51/52/53/55/8252 Наименование вывода, номер вывода	ALE, 30	ER/, 31	P2.6, 27	P2.7, 28	P3.6, 16	P3.7, 17
1	Запись кода ячейки памяти (Write Code Data)	T	H/12V	L	H	H	H
2	Чтение кода ячейки памяти (Read Code Data)	H	H	L	L	H	H
3	Запись 1-ого бита защиты (Write Lock Bit1)	T	H/12V	H	H	H	H
4	Запись 2-ого бита защиты (Write Lock Bit2)	T	H/12V	H	H	L	L
5	Запись 3-его бита защиты (Write Lock Bit3)	T	H/12V	H	L	H	L
6	Очистка памяти (Chip Erase)	T	H/12V	H	L	L	L
7	Чтение сигнатуры (Read Signature)	H	H	L	L	L	L

код производителя Atmel. Адрес 0x31 содержит код микроконтроллера 0x51 (AT89C51), 0x52 (AT89C52), 0x53 (AT89C53), 0x55 (AT89C55), 0x72 (AT89S8252). Адрес 0x32 содержит код 0xFF, если напряжение программирования составляет 12 В, или 0x05, если напряжение программирования равно 5 В;

Таблица 3. Алгоритм программирования микроконтроллеров семейства x51

Последовательность операций при программировании микроконтроллеров		
№№	AT89C1051/2051/4051	AT89C51/52/53/55/8252
1	Подать питание на соответствующие выводы микросхемы. Подать на выв. Vpp (RST) и XLAT1 уровень лог. 0. Все остальные выводы должны быть свободными. Длительность этого состояния должна быть более 10 мс.	Подать питание на соответствующие выводы микросхемы. Подать на выв. RST уровень лог. 1. Подать на выв. PSEN/ уровень лог. 0. Все остальные выводы должны быть свободными. Длительность этого состояния должна быть более 10 мс.
2	Подать на выв. Vpp уровень лог. 1. Подать на выв. PROG/ уровень лог. 1.	
3	Установить комбинацию команды записи на линиях F0...F3.	
4	Установить код данных на выводах порта P1.	Установить код данных на выводах порта P0.
5	Установить на выв. Vpp напряжение 12 В (или уровень лог. 1, если микроконтроллер рассчитан на напряжение программирования 5 В).	
6	Сформировать на выв. PROG/ одиночный отрицательный импульс длительностью не менее 1,2 мс.	
7	Для проверки правильности записанного байта необходимо: перевести выв. Vpp в состояние лог. 1. Установить код команды чтения на линиях F0...F3. Считать код данных.	
8	Подготовить следующий байт. Подать одиночный импульс на выв. XLAT1 для увеличения адреса. Перейти к п. 3.	Подготовить следующий байт. Установить новый адрес. Перейти к п. 3.
9	Повторять пункты 3—8 до достижения последнего адреса Flash памяти программируемого микроконтроллера	
10	Последовательность выключения питания: • установить на выв. XLAT1 уровень лог. 0; • установить на выв. Vpp уровень лог. 0; • освободить все остальные выводы. Снять напряжение питания.	• Установить на выв. Vpp уровень лог. 0; • освободить все остальные выводы. Снять напряжение питания.

9. при программировании МК AT89C1051/2051/4051 команда 5 отсутствует.

Собственно алгоритм программирования МК семейства x51 приведен в табл. 3.

Следует отметить, что существует два варианта задания времени программирования каждого байта. При фиксированном времени программирования длительность импульса программирования фиксирована и составляет более 1,2 мс. При изменяющемся времени программирования после подачи импульса программирования PROG/ необходимо анализировать уровень на выв. BUSY/ (P31 для микроконтроллеров AT89C1051/2051/4051 и P34 для AT89C51/52/53/55/8252). Переход уровня из состояния лог. 1 в состояние лог. 0 означает, что цикл программирования байта завершен и необходимо перевести уровень сигнала PROG/ в состояние лог. 1.

Второй вариант задания времени программирования позволяет сократить время программирования микросхемы, но усложняет программу. Поэтому в описываемом программаторе используется первый вариант задания времени программирования — фиксированный.

Временные диаграммы цикла программирования микроконтроллеров AT89C1051/2051/4051 показаны на рис. 1, а микроконтроллеров AT89C51/52/53/55/8252 — на рис. 2.

Внимательное рассмотрение приведенных выше данных позволяет сделать

вывод о незначительных отличиях в последовательности программирования микроконтроллеров обоих семейств и возможности совмещения функций программирования в едином алгоритме.

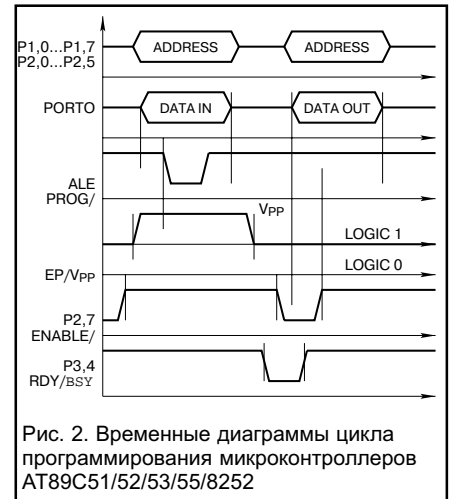
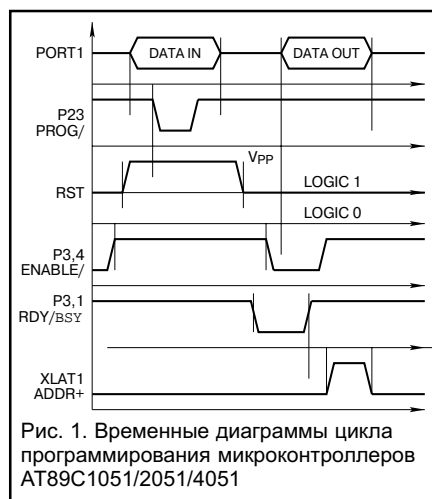
Принципиальная схема программатора

Структурная схема программатора приведена на рис. 3. Он содержит следующие основные узлы: узел последовательного интерфейса RS-232C для связи программатора с ПК (RS-232C Interface); узел микроконтроллера (Controller); узел панелей для подключения программируемых микросхем (Sockets), узел формирования напряжений программирования (Convertor); источник питания (Power Supply).

Принципиальная схема узла панелей для подключения программируемых микросхем представлена на рис. 4. Схема содержит две зажимные панели для корпусов DIP-20 (для микроконтроллеров AT89C1051/2051/4051) и DIP-40 (для микроконтроллеров AT89C51/52/53/55/8252). К панели DIP-40 подключены кварцевый резонатор и конденсаторы в соответствии с рекомендациями фирмы Atmel [8]. В этом же узле находится двухцветный светодиодный индикатор L-819 SRSG D фирмы Kingbright, предназначенный для индикации режимов работы программатора. Отсутствие свечения означает, что панельки обесточены (можно вставлять или вынимать микросхемы), зеленый цвет свечения — выполняются команды чтения, либо не производятся никакие действия, красный цвет свечения — выполняются команды записи или стирания. Узел выполнен в виде отдельной платы и крепится к верхней крышке прибора, в которой имеются отверстия под панели и светодиод. Узел соединяется с другими узлами с помощью плоского кабеля и штыревых разъемов PLD-40.

Узел последовательного интерфейса RS-232C для связи программатора с ПК показан на рис. 5. Он выполнен на трех микросхемах оптронам 4N35, обеспечивающих гальваническую развязку программатора с ПК. Напряжение изоляции — до 2,5 кВ. Два оптрона предназначены для передачи информации, третий — для реализации функции сброса. Линия RTS служит для формирования положительного напряжения, а линия DTR — отрицательного. Номиналы резисторов обеспечивают минимальную нагрузку на линии RS-232C при скорости 28800 бит/с. Описанная схема позволяет подключать программатор к включенному ПК.

Принципиальная схема узла микроконтроллера представлена на рис. 6. Он содержит собственно микроконтрол-



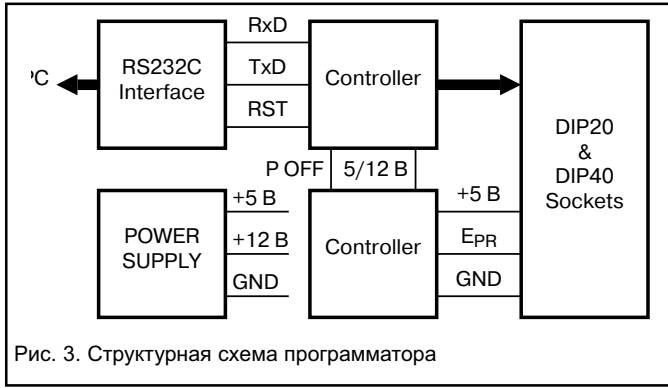


Рис. 3. Структурная схема программатора

лер D1 (AT89C2051), регистры D4—D7 (74НС573), шинный формирователь D3 (74НС245) и логику блокировки выходов D2 (74НС00). Регистры D4, D5 предназначены для формирования кода адреса, D6 — для формирования управляющих сигналов. Регистр D7 и шинный формирователь D3 образуют порт приема/передачи данных. Подобная архитектура узла контроллера имеет преимущества перед возможной архитектурой на одном контроллере AT89C51 (рис. 8): более низкое потребление (около 7 мА), малая стоимость, защита программатора при программировании

некачественных микроконтроллеров. Кроме того, она может быть реализована на более доступных микросхемах и позволяет практически полностью обессточивать панельки. Выбор микросхем серии 74НС обусловлен их сверхнизким потреблением при высоком быстродействии. При отсутствии микросхем этой серии, их можно заменить, не изменяя схемы, на более доступные отечественные микросхемы серий 1555 или 555: D4—D7 — на ИР33, D3 — на АП6, D2 — на ЛА3. Естественно, это приведет к резкому возрастанию потребляемого тока. Можно также использовать регистры КР580ИР83 и шинный формирователь КР580ВА86, но это также вызовет возрастание тока потребления до 550 мА.

С другой стороны, наличие более мощных регистров и шинного формирователя может оказаться в некоторых случаях полезным. Автору пришлось иметь дело с несколькими партиями МК серий AT89C82 и AT89C53 произведенных в Корее и на Тайване, которые упорно “не хотели” программироваться при номинальном напряжении +12 В, однако безошибочно программировались при напряжении 12,3...12,42 В. Во втором случае при попытке программирования при номинальном напряжении резко возростал потребляемый ток по входам адреса и функций. Очевидно, что в этом случае будет полезно использовать микросхемы серии 555 вместо серии 74НС.

На рис. 7 показан узел формирования напряжений про-

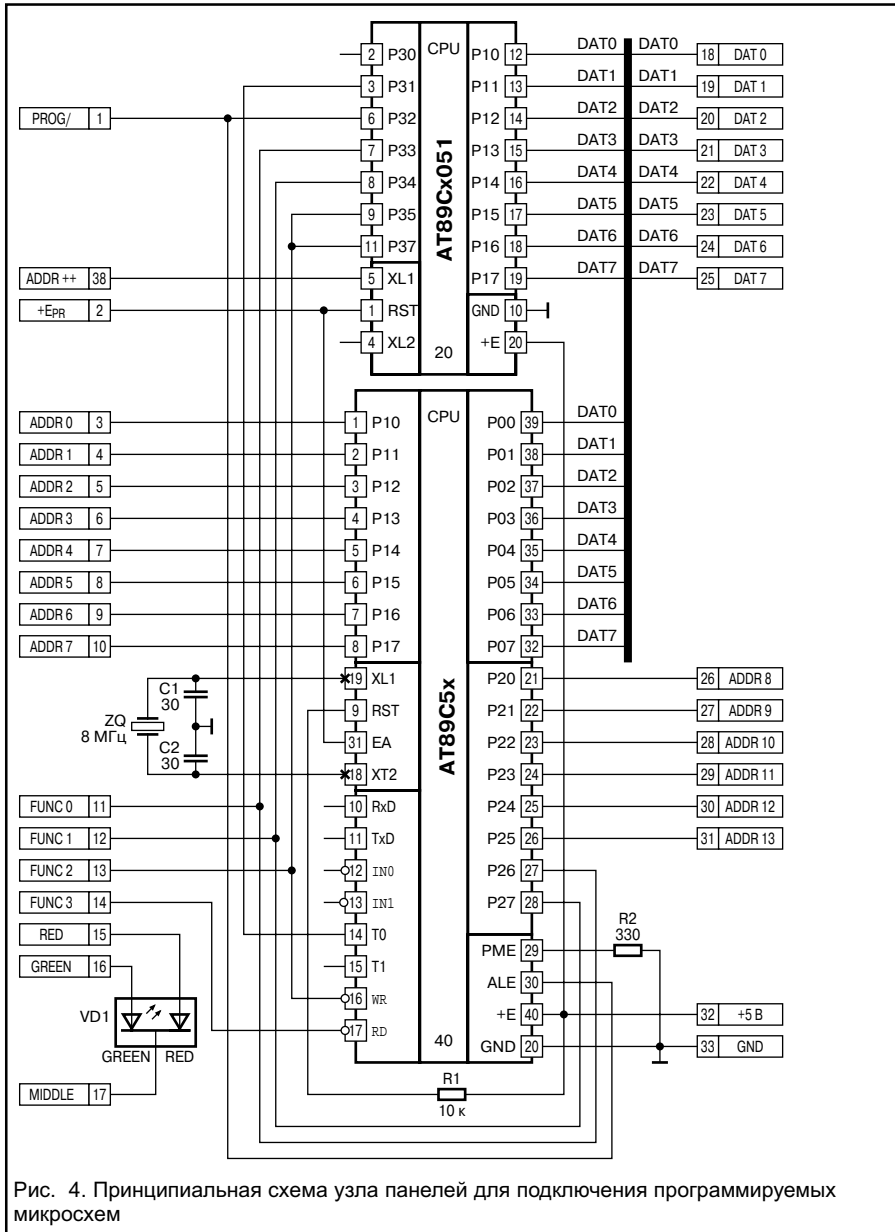


Рис. 4. Принципиальная схема узла панелей для подключения программируемых микросхем

граммирования. Он реализован на микросхеме К155ЛН3. Элементы D1.1 и D1.2 образуют схему формирования напряжения программирования +12, +5 и +0,3 В. Остальные элементы коммутируют двухцветный светодиод, показанный на рис. 4. Узел управляется двумя сигналами от контроллера. Сигнал P5_12V в активном состоянии (лог. 1) обеспечивает напряжение программирования +5 В (устанавливается резистором R12), при этом включается зеленый светодиод. В пассивном состоянии (лог. 0) формируется напряжение +12 В, и включается красный светодиод. Второй управляющий сигнал POW_OFF в активном состоянии (лог. 1) выключает напряжение программирования (примерно +0,3 В) и светодиод.

Как уже отмечалось выше, узел микроконтроллера (рис. 6) можно реализовать вообще на одной микросхеме AT89C51. При этом надежность программатора снижается ввиду отмеченных выше причин, зато упрощается рабочая программа. Вариант такой реализации узла микроконтроллера показан на рис. 8. Назначения входов/выходов узла соответствуют схеме, приведенной на рис. 3.

Следует сказать несколько слов об источнике питания. В программаторе применен классический трансформаторный источник питания с двумя выходными напряжениями — +5 и +12 В. Потребляемый ток от источника напряжения +12 В составляет не более 20 мА, при этом можно использовать линейные стабилизаторы 78Л12. Потребление сильно зависит от используемой в узле микроконтроллера элементной базы и может изменяться в пределах 100—700 мА. А если еще учитывать вероятность программирования некачественных микроконтроллеров, то необходимо иметь запас по току до 1,2 А от

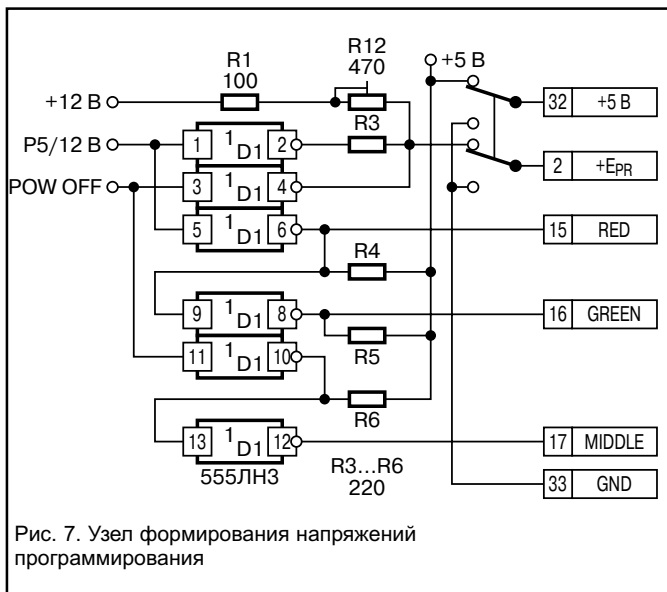


Рис. 7. Узел формирования напряжений программирования

```

void SetFunc (void) { P1=FUNC; RG_Func=1;
RG_Func=0; P1=0xFF;}
void SetData (void) { P1=DATA; RG_Data=1;
RG_Data=0; P1=0xFF;}
/***** Подпрограммы переключения регистра данных *****/
void OutputOn (void) { ADDR_H=(ADDR_H&0x7F)|0x80; SetAH();}
void OutputOff (void) { ADDR_H=(ADDR_H&0x7F);
SetAH();}
/***** Подпрограммы установки регистра функций *****/
void RST_H (void) { FUNC=(FUNC&0x3F)|0x40;
SetFunc();}
void RST_L2 (void) { FUNC=(FUNC&0x3F);
SetFunc();}
void Set_RS (void) { FUNC=(FUNC&0xF0);
SetFunc();}
void Set_RCD (void) { FUNC=(FUNC&0xF0)|0x0C;
SetFunc();}
void Set_WCD (void) { FUNC=(FUNC&0xF0)|0x0E;
SetFunc();}
void Set_WLB1 (void) { FUNC=(FUNC&0xF0)|0x0F;
SetFunc();}
void Set_WLB2 (void) { FUNC=(FUNC&0xF0)|0x03;
SetFunc();}
    
```

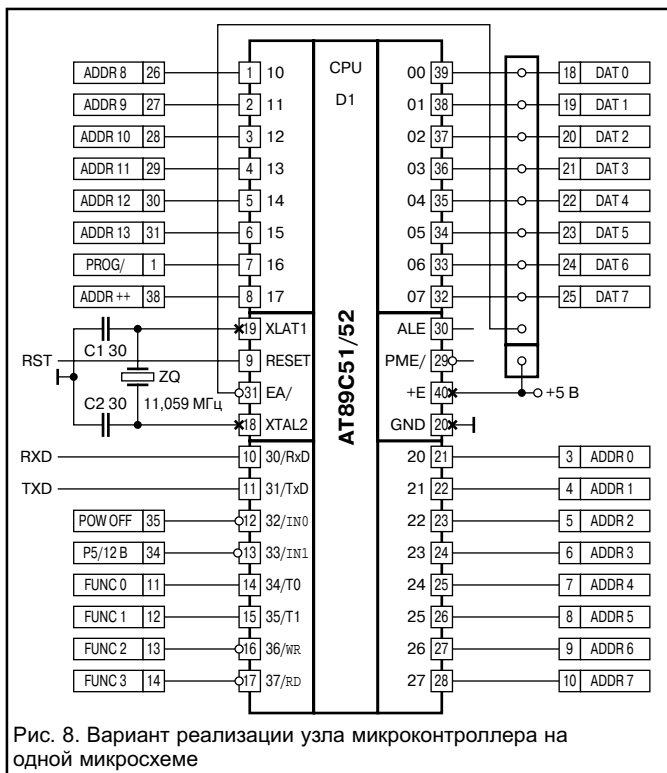


Рис. 8. Вариант реализации узла микроконтроллера на одной микросхеме

```

void Set_WLB3(void) { FUNC=(FUNC&0xF0)|0x05;
SetFunc();}
void Set_CE (void) { FUNC=(FUNC&0xF0)|0x01;
SetFunc();}
void Prog_H (void) { FUNC=(FUNC&0xEF)|0x10;
SetFunc();}
void Prog_L (void) { FUNC=(FUNC&0xEF);
SetFunc();}
void Puls_H (void) { FUNC=(FUNC&0xDF)|0x20;
SetFunc();}
void Puls_L (void) { FUNC=(FUNC&0xDF);
SetFunc();}
/**** Подпрограммы формирования импульсов *****/
void Puls (void) { Puls_H(); Time(2); Puls_L();}
void Prog (void) { Prog_L(); Time(15); Prog_H();}
void DoTest (void) /* Передать тестовую последова-
тельность */
{
byte i;

Delay (1);
for (i=0; i<255; i++) SendB (i);
SendB (0xFF);
}

void GetData (void) /* П/программа чтения данных */
{
P1 =0xFF; /* Порт на ввод */
OE_INP = 1; /* Открыть шинный формирователь дан-
ных */
Time (1); /* Задержка */
DATA =P1; /* Считать данные */
Time (1); /* Задержка */
OE_INP = 0; /* Закрыть шинный формирователь дан-
ных */
SendB (DATA); /* Передать считанные данные */
}

void NextAdd (void) /* Установить следующий адрес */
{
if (ADDR_L<0xFF) /* Если младший байт адреса < 0xFF */
ADDR_L++; /* Увеличить младший байт */
else /* Иначе */
{
ADDR_L=0; /* Младший байт обнулить */
ADDR_H++; /* Увеличить старший байт */
}
SetAL (); /* Установить младший адрес */
SetAH (); /* Установить старший байт */
Puls (); /* Увеличить адрес микроконтроллеров
89Cxx51 */
}

void Counter_RST (void) /* Сбросить счетчик адреса */
{
ADDR_L=0; SetAL(); /* Обнулить младший байт адреса */
ADDR_H=0x40; SetAH(); /* Обнулить старший байт адреса */
FUNC =0xC0; SetFunc(); /* RST=L, ReadSignature, Prog_L,
Puls_L */
OE_INP=0; /* Закрыть шинный формирова-
тель данных */
Delay (10); /* Задержка ~ 10 мС */
Prog_H (); /* Установить начальные уровни... */
RST_H ();
Delay (3); /* Задержка ~ 3 мС */
}

void ReadFlash (void) /* Читать байт из Flash */{ Set_RCD();
/* Установить код функции чтения */ P1=0xFF;
/* Порт на ввод */OE_INP=1; /* От-
крыть шинный формирователь */
Time(1); /* Задержка */
DATA =P1; /* Считать данные */
Time(1); /* Задержка */
OE_INP=0; /* Закрыть шинный формирова-
тель */
NextAdd (); /* Установить следующий адрес */
SendB (DATA); /* Передать считанный байт */
}

void RProg (void) /* Последовательность програм-
мирования */
{
RST_L2(); /* Установить напряжение про-
    
```



```

        break;
case CMD_WF:    WriteFlash ();          /* Write Flash */
               break;
case CMD_Speed: ChangeSpeed (); /* Set Speed */
               break;
case CMD_Speed2400: SpeedInit (StartSpeed); /* 2400 */
               break;
case CMD_Speed4800: SpeedInit (StartSpeed/2); /* 4800 */
               break;
case CMD_Speed9600: SpeedInit (6);      /*9600 */
               break;
case CMD_Speed19200: SpeedInit (3);     /* 19200 */
               break;
case CMD_Speed28800: SpeedInit (2);    /* 28800 */
               break;
case CMD_DoTest: DoTest ();            /* Test
*/
               break;
default:       SendB (0xEE);           /* Error */
               SendB (CMD);
               break;
    }
}
/*****      END OF PROGRAM      *****/

```

Рабочая программа верхнего уровня также написана на языке Си. Она предназначена для работы в среде операционной системы MS-DOS, либо в среде эмуляции MS-DOS операционных систем Win95/98.

Программа имеет достаточно большие возможности. Отметим лишь некоторые из них.

1. Программа обеспечивает все возможные команды, связанные с программированием — выбор программируемого микроконтроллера, чтение сигнатуры и ее распознавание, проверку Flash на чистоту, чтение Flash в основной программный буфер, сравнение содержимого Flash и буфера, запись массива Flash с произвольного адреса и произвольной длины, запись битов защиты, стирание Flash.

2. Программа обеспечивает чтение данных для записи во Flash в бинарном и шестнадцатеричном (Intel) видах.

3. Прочитанные из Flash в программный буфер данные также могут быть записаны на диск.

4. Программа имеет второй “стековый” программный буфер. Между основным и “стековым” буферами возможны операции чтения, записи, сравнения и обмена данными.

5. Программа имеет настройку скорости обмена и номера порта.

Окно программы имеет вид, схожий с окном Norton Commander, занимает достаточно мало места (менее 100 кБ). Загрузить ее можно по адресу <http://www.dian.ru/programs/index.html>.

Автором разработан и изготовлен ряд различных программаторов, основанных на изложенных в данной статье принципах. Многие из них успешно эксплуатируются уже более 6 лет и показали неплохие эксплуатационные качества. Очевидно, что по этому принципу можно разработать и изготовить программаторы для других микроконтроллеров и микросхем, а также создать специализированные или универсальные устройства отладки и эмуляции.

Олег Николайчук,
onic@ch.moldpac.md

Литература

1. *Atmel Corporation Microcontroller Data Book, Atmel. Oct., 1995.*
2. *Doc500.pdf* <http://www.atmel.ru> <http://www.atmel.com>
3. *Doc501.pdf* <http://www.atmel.ru> <http://www.atmel.com>
4. *Doc504.pdf* <http://www.atmel.ru> <http://www.atmel.com>
5. *Doc505.pdf* <http://www.atmel.ru> <http://www.atmel.com>
6. *Doc507.pdf* <http://www.atmel.ru> <http://www.atmel.com>
7. *89C55.pdf* <http://www.atmel.ru> <http://www.atmel.com>
8. *Doc510.pdf* <http://www.atmel.ru> <http://www.atmel.com>